

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005年11月17日 (17.11.2005)

PCT

(10) 国際公開番号
WO 2005/109388 A1

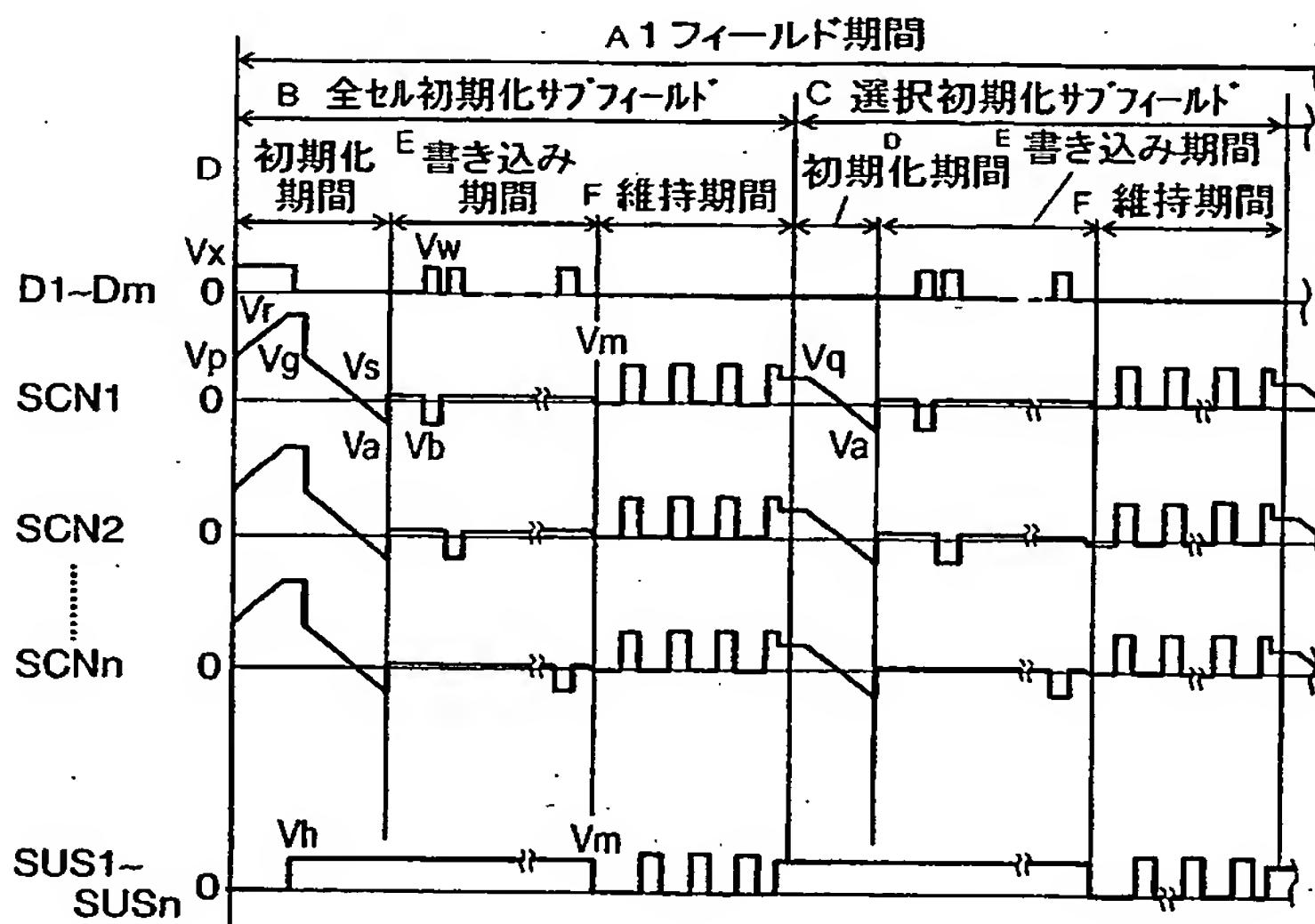
(51) 国際特許分類⁷: G09G 3/28, 3/20, 3/288
 (21) 国際出願番号: PCT/JP2005/009020
 (22) 国際出願日: 2005年5月11日 (11.05.2005)
 (25) 国際出願の言語: 日本語
 (26) 国際公開の言語: 日本語
 (30) 優先権データ:
 特願2004-140795 2004年5月11日 (11.05.2004) JP
 (71) 出願人(米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1006 番地 Osaka (JP).

(72) 発明者; および
 (75) 発明者/出願人(米国についてのみ): 木子 茂雄 (KIGO, Shigeo). 武田 実 (TAKEDA, Minoru). 武藤 泰明 (MUTOU, Yasuaki).
 (74) 代理人: 岩橋 文雄, 外 (IWAHASHI, Fumio et al.); 〒5718501 大阪府門真市大字門真 1006 番地 松下電器産業株式会社内 Osaka (JP).
 (81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD,

/続葉有

(54) Title: PLASMA DISPLAY PANEL DRIVING METHOD

(54) 発明の名称: プラズマディスプレイパネルの駆動方法



A.. ONE FIELD INTERVAL
 B.. ALL-CELL INITIALIZATION SUB-FIELD
 C.. SELECTION INITIALIZATION SUB-FIELD
 D.. INITIALIZATION INTERVAL
 E.. WRITE INTERVAL
 F.. SUSTAIN INTERVAL

(57) Abstract: A method for driving a plasma display panel having discharge cells formed between scan electrodes and the intersecting parts of sustain electrodes and data electrodes, wherein one field interval consists of a plurality of sub-fields each having an initialization interval, a write interval and a sustain interval; wherein during the initialization interval of each of the plurality of sub-fields, an all-cell initialization is performed which causes all of discharge cells used for displaying an image to generate an initialization discharge, or alternatively a selection initialization is performed which causes discharge cells having generated sustain discharges during the immediately preceding sub-field to selectively generate an initialization discharge; and wherein during the initialization interval during which the all-cell initialization is performed, when the initialization discharge is generated with the scan electrodes used as anodes and with the sustain and data electrodes used as cathodes, a voltage for delaying the discharge, which is performed with the data electrodes used as the cathodes, relative to the discharge performed with the sustain electrodes used as the cathodes is applied to the data electrodes.

(57) 要約: 1 フィールドを構成する各サブフィールドの初期化期間は、画像表示を行う全ての放電セルに対して初期化放電を行わせる全セル初期化動作、または直前のサブフィ

/続葉有

WO 2005/109388 A1



SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

- **国際調査報告書**
- **請求の範囲の補正の期限前の公開であり、補正書受領の際には再公開される。**

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイドノート」を参照。

ールドにおいて維持放電を行った放電セルに対して選択的に初期化放電を行わせる選択初期化動作のいずれかの動作を行い、全セル初期化期間において、走査電極を陽極とし維持電極およびデータ電極を陰極とする初期化放電を発生させる際に、データ電極が陰極となる放電を維持電極が陰極となる初期化放電よりも遅らせる電圧をデータ電極に印加する。